

سری سوال: یک ۱

زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

عنوان درس: الکترونیک ۱. مدارهای الکترونیکی

و شته تحصیلی / کد درس: مهندسی کامپیوتر (نرم افزار)، مهندسی کامپیوترا (نرم افزار)، مهندسی کامپیوترا (چندبخشی) ۱۱۱۵۰۷۰ - ، مهندسی مدیریت اجرایی ۱۳۱۱۰۲۰ - ، مهندسی رباتیک ۱۳۱۹۰۳۶

استفاده از ماشین حساب ساده مجاز است

-۱ در یک پیوند N-P مدار باز از جنس سیلیکون، چگالی ناخالصی طرفهای N و P به ترتیب $N_D = 10^{16} \text{ cm}^{-3}$ ، $n_i = 1.5 * 10^{10} \text{ cm}^{-3}$ $N_A = 10^{15} \text{ cm}^{-3}$ می باشد. با فرض میزان اختلاف پتانسیل مدار باز در دمای معمولی اتاق برابر با کدامیک از گزینه های زیر می باشد؟

۱. ۱۲۴۶ میلی ولت ۲. ۱۲۴۶- میلی ولت ۳. ۶۳۸ میلی ولت ۴. ۶۳۸- میلی ولت

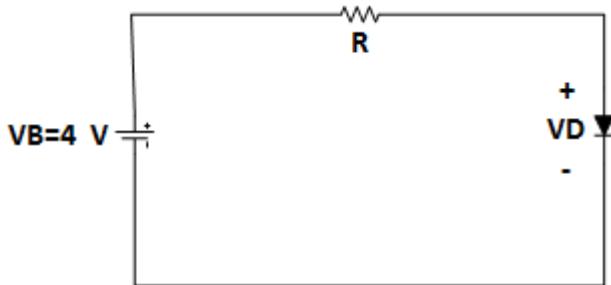
-۲ کدام گزینه در مورد نیمه هادی نوع P صحیح می باشد؟

۱. حفره ها حاملهای اقلیت و الکترونها حاملهای اکثربیت هستند.
۲. حفره ها حاملهای اکثربیت و الکترونها حاملهای اقلیت هستند.
۳. نیمه هادی نوع P خود به تنها ی قدر به عبور جریان می باشد.
۴. میزان حاملهای اقلیت و اکثربیت در این نوع نیمه هادی با هم برابر است.

-۳ کدام گزینه در مورد عرض ناحیه تهی بایاس معکوس دیود صحیح می باشد؟

۱. عرض ناحیه تهی کاهش می یابد.
۲. عرض ناحیه تهی تغییر نمی کند.
۳. ناحیه تهی از بین می رود.
۴. عرض ناحیه تهی افزایش می یابد.

-۴ در مدار شکل زیر با فرض اینکه جریان نامی ۱۰ میلی آمپر و ولتاژنامی ۰,۷ ولت باشد، کدام گزینه در مورد مقاومت استاتیکی صحیح می باشد؟



۱. ۳۳۰ اهم ۲. ۴۰۰ اهم ۳. ۷۰ اهم ۴. ۵,۲ اهم

-۵ کدامیک از گزینه های زیر مربوط به دیودهایی هستند که همگی در بایاس مستقیم کار می کنند؟

۱. LED و تونلی و فوتودیود
۲. LED و تونلی
۳. خازنی و فوتودیود
۴. دیود معمولی و فوتودیود

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

عنوان درس: الکترونیک ۱. مدارهای الکترونیک

رشته تحصیلی/ گد درس: مهندسی کامپیوتر(سخت افزار)، مهندسی کامپیوتر-نرم افزار(چندبخشی) ۱۱۱۵۰۷۰ - ، مهندسی مدیریت اجرایی ۱۳۱۱۰۲۰ - ، مهندسی رباتیک ۱۳۹۰۳۶

۶- با فرض اینکه تغییرات دما ۲۰ باشد، جریان اشباع معکوس چند برابر خواهد شد؟

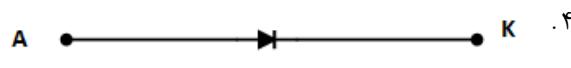
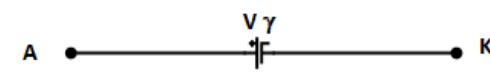
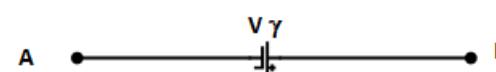
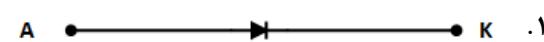
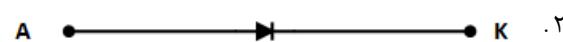
۴. تغییری نمی کند.

۳. برابر

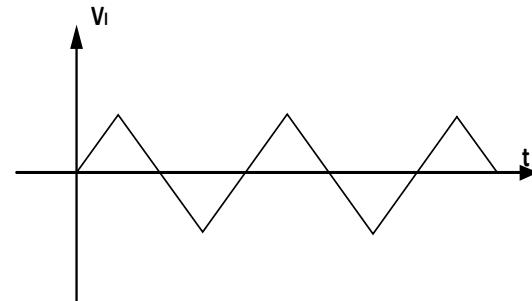
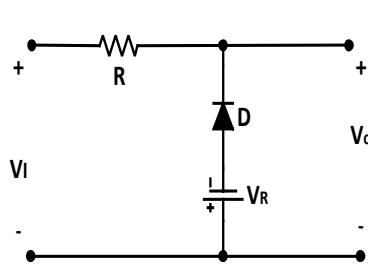
۲. ۴ برابر

۱. ۲ برابر

۷- کدام گزینه مدار معادل دیود واقعی در حالت خطی پاره ای می باشد؟



۸- با توجه به شکل موج ورودی در مدار شکل زیر، با فرض ایده آل بودن دیود کدامیک از گزینه های زیر در مورد شکل موج خروجی صحیح می باشد؟



$$V_I \leq V_R : V_o = V_R . ۲$$

$$V_I \leq -V_R : V_o = -V_R . ۱$$

$$V_I \geq V_R : V_o = V_I$$

$$V_I \geq -V_R : V_o = V_I$$

$$V_I \geq -V_R : V_o = -V_R . ۴$$

$$V_I \geq V_R : V_o = V_R . ۳$$

$$V_I \leq -V_R : V_o = V_I$$

$$V_I \leq V_R : V_o = V_I$$

۹- در یک مدار یکسو کننده تمام موج با فرض اعمال ولتاژ سینوسی با دامنه ماکزیمم ۲۰ ولت و مقاومت بار ۱ کیلو اهم، V_{dc} برابر با کدامیک از گزینه های زیر می باشد؟

۴. ۴۴۰ ولت

۳. ۲۱۰ ولت

۲. ۱۴۰ ولت

۱. ۷۰ ولت

سری سوال: ۱ یک

زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

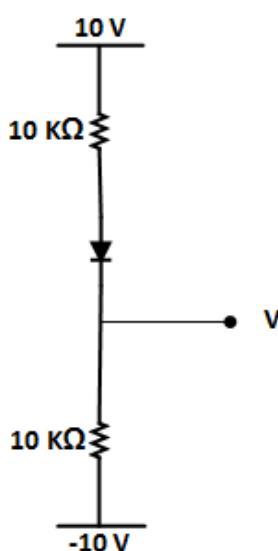
تعداد سوالات: تستی: ۲۵ تشریحی: ۵

عنوان درس: الکترونیک ۱. مدارهای الکترونیک

و شته تحصیلی/ گد درس: مهندسی کامپیوتر(سخت افزار)، مهندسی کامپیوتر-نرم افزار(چندبخشی) ۱۱۱۵۰۷۰ - ، مهندسی مدیریت اجرایی ۱۳۱۱۰۲۰ - ، مهندسی رباتیک ۱۳۱۹۰۳۶

۱۰- یک مدار کلمپ(مهار کننده) از چه اجزایی تشکیل شده است؟

۱. منبع ولتاژ- مقاومت- دیود زنر
 ۲. منبع ولتاژ- خازن- دیود
 ۳. منبع ولتاژ- خازن- دیود زنر
 ۴. منبع ولتاژ- مقاومت- دیود

۱۱- در مدار شکل زیر، ولتاژ V برابر با کدامیک از گزینه های زیر می باشد؟ (دیود را ایده ال فرض کنید)

۱. ۱۰ ولت
 ۲. صفر
 ۳. ۱۰ ولت
 ۴. ۲۰ ولت

۱۲- پیوند بیس-امیتر و بیس- کلکتور در ترانزیستور به ترتیب در چه وضعیتی باید قرار گیرند تا ترانزیستور در ناحیه فعال قرار گیرد؟

۱. بایاس معکوس- بایاس معکوس
 ۲. بایاس مستقیم- بایاس مستقیم
 ۳. بایاس مستقیم- بایاس معکوس
 ۴. بایاس معکوس- بایاس مستقیم

سری سوال: ۱ یک

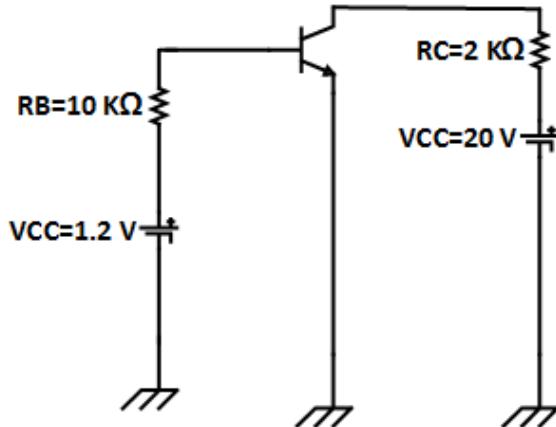
زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

عنوان درس: الکترونیک ۱. مدارهای الکترونیک

دشته تحصیلی/ کد درس: مهندسی کامپیوترا (سخت افزار)، مهندسی کامپیوترا- نرم افزار (چندبخشی) ۱۱۱۵۰۷۰ - ، مهندسی مدیریت اجرایی ۱۳۱۱۰۲۰ - ، مهندسی رباتیک ۱۳۱۹۰۳۶

۱۳- در مدار شکل زیر با فرض، V_{CE}, I_C برابر با کدامیک از گزینه های زیر می باشد؟



$$V_{CE} = 20, I_C = 0.005 \quad .2$$

$$V_{CE} = 20, I_C = 5 \quad .1$$

$$V_{CE} = 10, I_C = 5 \quad .4$$

$$V_{CE} = 10, I_C = 0.005 \quad .3$$

۱۴- کدام گزینه در مورد ترانزیستورهای پیوندی دو قطبی صحیح می باشد؟

۱. فقط حاملهای اکثربت در ایجاد جریان دخالت دارد.

۲. فقط حاملهای اقلیت در ایجاد جریان دخالت دارد.

۳. هم حاملهای اکثربت و هم حاملهای اقلیت در ایجاد جریان نقش دارند.

۴. یا حاملهای اکثربت یا حاملهای اقلیت در ایجاد جریان نقش دارند.

۱۵- کدامیک گزینه در مورد رابطه بین جریان بیس و کلکتور در ناحیه اشباع صحیح می باشد؟

$$I_c(sat) = \alpha I_B \quad .4$$

$$I_c(sat) = \beta I_B \quad .3$$

$$I_c(sat) > \beta I_B \quad .2$$

$$I_c(sat) < \beta I_B \quad .1$$

۱۶- در تقویت کننده های خطی، برای جلوگیری از برش یا اعوجاج در سیگنال خروجی چه نکته ای باید مدنظر قرار گیرد؟

۱. حتی الامکان ولناز نقطه کار صفر شود..

۲. حتی الامکان خط بار AC یکدیگر قطع کنند.

۳. حتی الامکان نقطه کار در وسط خط بار AC قرار گیرد.

۱۷- در مدار خودبایاس وجود مقاومت امیتر چه کمکی به مدار می کند؟

۱. پایداری حرارتی

۲. کاهش بهره جریان

۳. کاهش امپدانس خروجی

سری سوال: ۱ یک

زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

عنوان درس: الکترونیک ۱. مدارهای الکترونیکی

و شته تحصیلی/ گد درس: مهندسی کامپیوترا (سخت افزار)، مهندسی کامپیوترا- نرم افزار (چندبخشی) ۱۱۱۵۰۷۰ - ، مهندسی مدیریت اجرایی ۱۳۱۱۰۲۰ - ، مهندسی رباتیک ۱۳۱۹۰۳۶

۱۸- در بحث پایداری نقطه کار ترانزیستور، جریان کلکتور به کدامیک از گزینه های ذیل وابسته نیست؟

 β V_{CE} V_{BE} I_{CBO}

۱۹- در مدل هیبرید ترانزیستور در فرکانس های پایین، بهره ولتاژ معکوس در حالیکه ورودی مدار باز باشد کدامیک از گزینه های زیر می باشد؟

 h_o h_r h_f h_i

۲۰- مدل هیبرید ترانزیستور از چه المانهایی تشکیل شده است؟

۱. دو مقاومت و دو منبع وابسته ولتاژ
۲. دو مقاومت و دو منبع وابسته جریان
۳. دو مقاومت و یک منبع مستقل جریان و یک منبع مستقل ولتاژ
۴. دو مقاومت و یک منبع وابسته جریان و یک منبع وابسته ولتاژ

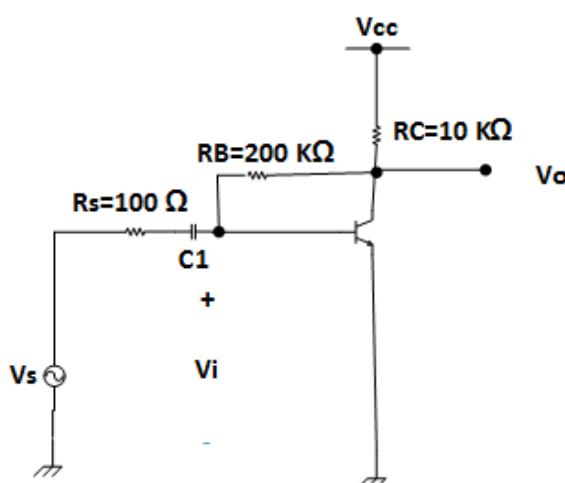
۲۱- کدام گزینه در مورد تقویت کننده امیتر مشترک صحیح می باشد؟

۴. مقاومت خروجی زیاد

۳. بهره ولتاژ منفی

۲. بهره جریان کم

۱. بهره ولتاژ کم

۲۲- در مدار شکل ذیل، با فرض $A_V = 100$, $h_{fe} = 1.5K\Omega$, $h_{oe}^{-1} = 40K\Omega$ برابر با کدامیک از گزینه های ذیل می باشد؟

۱۹,۵ . ۴

۱۹,۵ . ۳

-۵۱۳ . ۲

۵۱۳ . ۱

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

عنوان درس: الکترونیک ۱. مدارهای الکترونیکی

و شته تحصیلی/ گد درس: مهندسی کامپیوت (سخت افزار)، مهندسی کامپیوت- نرم افزار (چندبخشی) ۱۱۱۵۰۷۰ - ، مهندسی مدیریت اجرایی ۱۳۱۱۰۲۰ - ، مهندسی رباتیک ۱۳۱۹۰۳۶

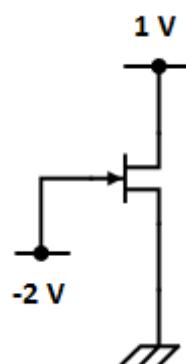
- ۴۳- کدامیک از گزینه های زیر در مورد خازنهای کوپلاز و خازنهای بای پس در امیتر در یک تقویت کننده ترانزیستوری صحیح می باشد؟

۱. خازنهای کوپلاز باعث حذف ارتباط DC بین طبقات ترانزیستوری می باشد و خازنهای بای پس باعث افزایش بهره ولتاژ می شود.
۲. خازنهای بای پس باعث حذف ارتباط DC بین طبقات ترانزیستوری می باشد و خازنهای کوپلاز باعث افزایش بهره ولتاژ می شود.
۳. خازنهای کوپلاز باعث حذف ارتباط DC بین طبقات ترانزیستوری می باشد و خازنهای بای پس باعث کاهش بهره ولتاژ می شود.
۴. خازنهای بای پس باعث حذف ارتباط DC بین طبقات ترانزیستوری می باشد و خازنهای کوپلاز باعث کاهش بهره ولتاژ می شود.

- ۴۴- کدام گزینه زیر در ایجاد جریان در ترانزیستور اثر میدان (FET) نقش دارد؟

۱. تنها الکترون آزاد
۲. تنها حفره
۳. الکترون آزاد یا حفره
۴. الکترون آزاد و حفره

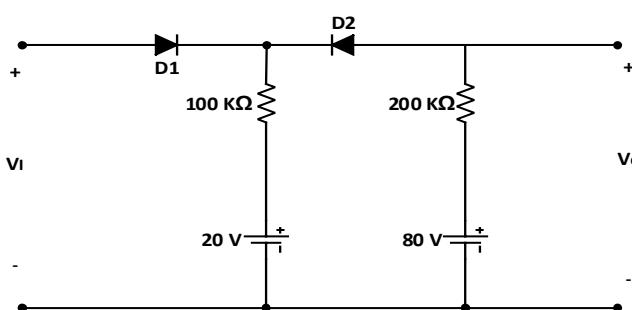
- ۴۵- در مدار شکل زیر با فرض، $|V_p| = 3$ کدامیک از گزینه های زیر صحیح می باشد؟



۱. در ناحیه قطع است.
۲. در مرز قطع و تریودی است.
۳. در مرز قطع و اشباع است.
۴. در مرز اشباع و تریودی است.

سوالات تشریحی

- ۱- در مدار شکل زیر با فرض اینکه دیودها ایده آل هستند، مشخصه انتقالی $V_o - V_i$ را محاسبه و رسم نمایید.



سری سوال: ۱ یک

زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

عنوان درس: الکترونیک ۱. مدارهای الکترونیکی

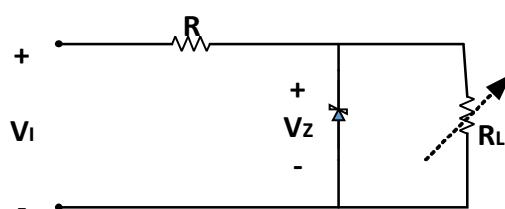
و شته تحصیلی/ گذ درس: مهندسی کامپیوت (سخت افزار)، مهندسی کامپیوت- نرم افزار (چندبخشی) ۱۱۱۵۰۷۰ - ، مهندسی مدیریت اجرایی ۱۳۱۱۰۲۰ - ، مهندسی رباتیک ۱۳۹۰۳۶

۱،۴۰ نمره

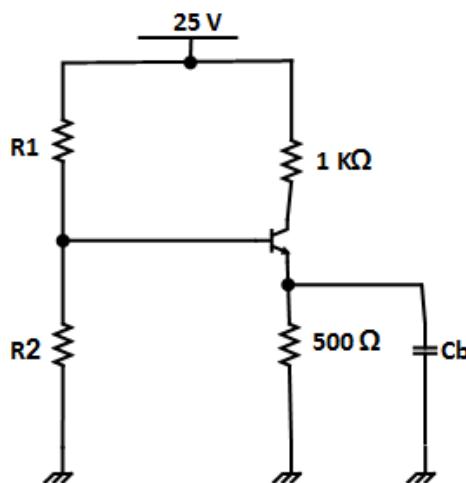
۲- در مدار شکل زیر با فرض

$$V_z = 6.8V, I_K = 0.2mA, I_{z \max} = 10mA, R_{L \min} = 1k\Omega$$

۱۱V \leq V_I \leq 13

۱،۴۰ نمره

۳- در مدار شکل زیر با فرض $\beta < 200$ ، مقادیر مقاومتهای R_1, R_2 را به گونه ای بیابید که دامنه نوسان متقارن جریان کلکتور حداقل شده و نقطه کار پایداری خوبی داشته باشد.



سری سوال: ۱ یک

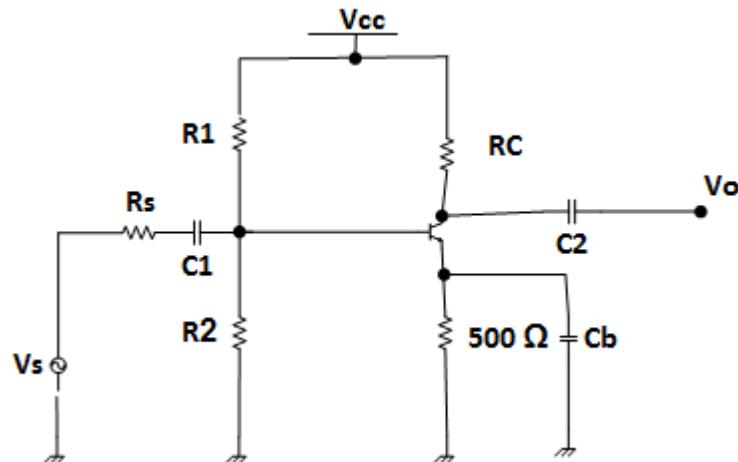
زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۶۰

تعداد سوالات: تستی: ۲۵ تشریحی: ۵

عنوان درس: الکترونیک ۱. مدارهای الکترونیکی

دسته تحصیلی/گد درس: مهندسی کامپیوتر(سخت افزار)، مهندسی کامپیوتر-نرم افزار(چندبخشی) ۱۱۱۵۰۷۰ - ، مهندسی مدیریت اجرایی ۱۳۱۱۰۲۰ - ، مهندسی رباتیک ۱۳۱۹۰۳۶

۴ - در مدار شکل زیر با فرض $R_B \gg h_{ie}$, $R_s = 100\Omega$, $R_C = 1K\Omega$ مطلوبست محاسبه مقادیر: R_O, A_I, R_i, A_V (از ۱،۴۰ نمره) مقادیر h_{re}, h_{oe} صرفنظر کنید.



۵ - در مدار شکل زیر، پارامترهای JFET عبارتند از: $I_{DSS} = 16mA$, $|V_P| = 4V$. با فرض: مقادیر I_D, V_{DS} , نقطه کار را محاسبه کنید. ۱،۴۰ نمره

