

سربازان: یک ۱

زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۵

تعداد سوالات تستی: ۲۵ تشریحی: ۵

عنوان درس: ریزپردازندۀ ۱

دسته تحصیلی / گد درس: مهندسی کامپیوتر(نرم افزار)، علوم کامپیوتر، مهندسی کامپیوتر- نرم افزار(چندبخشی)، مهندسی کامپیوتر(سخت افزار) چندبخشی ۱۱۱۵۰۸۷ - علوم کامپیوتر ۱۱۱۹۰۱۱

-۹- بعد از اجرای دستور مقابله محتواي **A** چه تغییری می کند؟
LD A,(1000H)

۱. عدد موجود در آدرس 1000H در A قرار می گیرد.
۲. عدد 1000H در A قرار می گیرد.
۳. عدد موجود در آدرس 1000H و 1001H به ترتیب به A منتقل می شود.
۴. محتواي A تغییری نمی کند.

-۱۰- کدام یک از زوج ثباتهای زیر برای آدرس دهی غیر مستقیم حافظه استفاده نمی شود؟

SP .۴

BC .۳

HL .۲

DE .۱

-۱۱- کدام یک از دستورالعملهای زیر جز دستورالعملهای انتقال اطلاعات پشته می باشد؟

LDI .۴

LDD .۳

EXX .۲

PUSH .۱

-۱۲- معنی عملیات مذکور در برنامه مقابله چیست؟

LD HL, 1000H

LD DE, 2000H

LD BC, 0100H

LDIR

۱. ۱۰۰ بایت اطلاعات بین آدرس 1000H تا ۱۰FFH ۲۰۰۰H تا ۲۰FFH به آدرس ۱۰FFH منتقل می شود.
۲. ۲۵۶ بایت اطلاعات بین آدرس 1000H تا ۱۰FFH ۲۰۰۰H تا ۲۰FFH به آدرس ۲۰FFH منتقل می شود.
۳. ۱۰۰ بایت اطلاعات بین آدرس 2000H تا ۲۰FFH به آدرس ۱000H تا ۱۰FFH منتقل می شود.
۴. ۲۵۶ بایت اطلاعات بین آدرس 2000H تا ۲۰FFH به آدرس 1000H تا ۱۰FFH منتقل می شود.

-۱۳- اگر **IX=1200H** باشد و دستورالعمل **(LD A, (IX+12H))** اجرا شود، محتواي کدام مکان حافظه به داخل انباره منتقل می شود؟

1012H .۴

1200H .۳

2400H .۲

1212H .۱

سری جواب: یک ۱

زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۵

تعداد سوالات تستی: ۲۵ تشریحی: ۵

عنوان درس: ریزپردازندۀ

دسته تحصیلی / گد درس: مهندسی کامپیوتر(نرم افزار)، علوم کامپیوتر، مهندسی کامپیوتر- نرم افزار(چندبخشی)، مهندسی کامپیوتر(سخت افزار) چندبخشی ۱۱۱۵۰۸۷ - علوم کامپیوتر ۱۱۱۹۰۱۰۱۱

۱۴- کدام یک از دستورالعمل های زیر بر پرچمها اثر بی اثر است؟

CP . ۴

AND . ۳

ADD . ۲

LD . ۱

۱۵- کدام روش آدرس دهی در عمل جمع دودویی غیرممکن است؟

۴. شاخص دار

۳. مستقیم

۲. ثبات

۱. بی واسطه

۱۶- از کدام دستورالعمل می توان برای اضافه کردن یک واحد به ثبات HL استفاده کرد؟

INC (HL) . ۴

ADC HL, 01H . ۳

ADD HL,01H . ۲

INC HL . ۱

۱۷- کدام یک از بیت های پرچم بوسیله دستورالعملهای پرش (JR) شرطی آزمایش می شوند؟

Z,P . ۴

S,Z . ۳

C,P . ۲

C,Z . ۱

۱۸- کدام یک از EEPROM های زیر 16K بایت حافظه دارد؟

27256 . ۴

27128 . ۳

2732 . ۲

2716 . ۱

۱۹- کدام یک از جملات زیر درست است؟

۱. اگر هر دو ورودی S, W از TMS4016 به صفر منطقی متصل شوند عمل خواندن انجام می گیرد.

۲. اگر هر دو پایه OE, CE در سطح منطقی صفر باشند اطلاعات از EEPROM خوانده می شود.

۳. ۷۴۱۳۸ یک رمزبردار ۲ به ۴ است.

۴. ROM با نگه داشتن در مقابل نور ماوراء بنفس پاک می شود.

۲۰- کدام جمله در مورد ۸۲۵۵ درست است؟

۱. ورودی RESET باعث می شود که درگاههای I/O به عنوان درگاههای ورودی برنامه ریزی شوند.

۲. گروه A از درگاه A و درگاه B تشکیل می شود.

۳. گروه B در سه حالت ۰ و ۱ و ۲ می تواند کار کند.

۴. برای فرستادن اطلاعات، یک بودن IBF آزمایش می شود.

۲۱- درگاه خروجی ساده شامل کدام یک از قطعات زیر است؟

۴. قفل

۳. رمزبردار

۲. ۸۲۵۵

۱. بافر

سری سوال: ۱. یک

زمان آزمون (دقیقه): تستی: ۶۰ تشریحی: ۵

تعداد سوالات تستی: ۲۵ تشریحی: ۵

عنوان درس: ریزپردازندۀ ۱

دسته تحصیلی/ گد درس: مهندسی کامپیوتر(نرم افزار)، علوم کامپیوتر، مهندسی کامپیوتر- نرم افزار(چندبخشی)، مهندسی کامپیوتر(سخت افزار) چندبخشی ۱۱۱۵۰۸۷ - ، علوم کامپیوتر ۱۱۱۹۰۱۱

- ۲۲- اگر زمان یک بیت MS ۱۰۰ باشد، میزان بیت انتقالی در یک سیستم ناهمگام چقدر است؟

۴. ۱ بیت در ثانیه

۳. ۰. ۱ بیت در ثانیه

۲. ۰. ۷ بیت در ثانیه

۱. ۰. ۰۰۱ بیت در ثانیه

- ۲۳- کدام یک از جملات زیر در مورد خطای قالب بندی درست است؟

۱. خطای قالب بندی نشان دهنده خطا در توازن کاراکتر دریافتی است.

۲. خطای قالب بندی نشان دهنده این است که نرم افزار نتوانسته اطلاعات دریافتی را پیش از دریافت بایت بعدی آشکار کند.

۳. خطای قالب بندی به علت پارازیتی است که در حین ارسال سیگنال متواالی از طریق خطوط تلفنی بر روی آن جمع می شود.

۴. خطای قالب بندی نشان دهنده این است که بیت یا بیت های پایانی در حین دریافت اطلاعات بدست نیامده باشند.

- ۲۴- پهنهای باند سیستم تلفن چقدر است؟

۱. ۰. ۰Hz-۲۰۰Hz

۳. ۰. ۱۰۷۵Hz-۱۲۷۵Hz

۲. ۰. ۲۰۰Hz-۲۲۲۵Hz

۴. ۰. ۳۰۰Hz-۳۰۰Hz

- ۲۵- در ریزپردازندۀ ۸۰۸۶ از کدام پایه برای تفکیک گذرگاه آدرس و اطلاعات استفاده می شود؟

۴. BHE

۳. ALE

۲. ۷۴LS۱۳۸

۱. ۷۴LS۳۷۳

سوالات تشریحی

۱. نمره

- ۱- مدار تولید کننده سیگنالهای کنترلی Z80 را رسم کنید.

۲. نمره

- ۲- پایه های کنترل وقفه Z80 را نام بده و مدار تولید کننده سیگنال اعلام دریافت (INTA) را رسم کنید.

۳. نمره

- ۳- یک سیستم حافظه طراحی کنید که دارای دو ROM هر یک با گنجایش 8K در آدرسهای 0000H-3FFFH و دو RAM هر یک با گنجایش 2K در آدرسهای 4000H-4FFFH باشد.

۴. نمره

- ۴- 8251A را بنحوی به Z80 ارتباط دهید که در درگاه اطلاعات 10H و درگاه فرمان 11H کار کند.

۵. نمره

- ۵- زیر برنامه ای برای ایجاد تاخیر زمانی نیم ساعت بنویسید. با فرض اینکه Z80 با ۲MHz کار می کند.

الفصل السادس
الفصل الخامس
الفصل الرابع
الفصل الثالث
الفصل الثاني
الفصل الاول

1
2
3
4
5
6
7
8
9
10
11
12
13
14
15
16
17
18
19
20
21
22
23
24
25