

کارشناسی (ستی- تجمیع)- جبرانی ارشد

تعداد سوالات: سنتی: ۳۰

و شنیده تحصیلی / گذوس: نرم افزار (ستی) - جبرانی ارشد ۱۱۱۵۰۸۲ - مهندسی کامپیوتر (تجمیع ۱۱۱۵۱۴۳) زمان آزمون (دقیقه): سنتی: ۷۰ تشرییع: ۱۱۱۵۱۴۳ - علوم کامپیوتر (تجمیع ۱۱۱۵۱۴۳ - سنتی ۱۱۱۹۰۱۰) - مدیریت اجرایی ۱۱۱۵۱۹۱
فنایر اطلاعات (ستی) - تجمیع ۱۱۱۵۱۴۳ - مجاز است.

استفاده از: —

گذ سوی سوال: یک (۱)

امام خمینی^(ره): این محرم و صفر است که اسلام را زنده نگه داشته است.

۱. ریز عمل های منطقی برای دستکاری بیت های یک ثبات فرض A با استفاده از یک ثبات دیگر فرض A' که به آن عملوند منطقی کفته می شود، بکار می رود. با این توصیف عمل نشاندن انتخابی و پاک کردن انتخابی را به ترتیب با کدام ریز عمل ها می توان توصیف کرد؟

A = $\bar{A} \wedge B$, A = $A \vee B$

A = $A \wedge \bar{B}$, A = $A \vee B$

A = $A \vee B$, A = $A \vee \bar{B}$

A = A XOR B, A = A \oplus B

۲. با ۴ عدد نیم جمع کننده (HA) چه عملیاتی را می توان انجام داد؟ فرض کنید ورودی ها A و B و خروجی، S باشد و همگی ۴ بیتی باشند.

D=A.B, D=A+B

D=A-1, D=A+1, D=A

D=A+B+1, D=A+B

D=A+1, D=A

۳. کدام عبارت در مورد عمل شیفت درست است؟ فرض کنید عدد n بیتی و به صورت زیر باشد:

R_{n-1}	R_{n-2}	...	R_0
-----------	-----------	-----	-------

الف. شیفت حسابی به راست عدد را در دو ضرب می کند.

ب. در شیفت منطقی علامت عدد تغییر نمی کند.

ج. در شیفت حسابی به چپ همیشه بیت R_{n-2} در R_{n-1} کپی می شود.

د. در شیفت حسابی به چپ هیچگاه سمت چپ ترین بیت تغییر نمی کند.

۴. برای تبدیل عدد هشت بیتی از 11011001 = A به 11111101 = B و ریز عمل انجام شده چه باید باشد؟

الف. 11 = B و عمل پوشش یا ماسک

ب. 11111100 = B و نشاندن انتخابی

ج. 11011011 = B و عمل متمم سازی انتخابی

د. برای انجام محاسبات و اجرای توابع کدام مجموعه دستورات کافی هستند؟

۱. دستورات حسابی منطقی شیفت

۲. دستورات تبادل اطلاعات با حافظه و ثابتها

۳. دستورات ورودی و خروجی

۴. دستورات کنترل و چک وضعیت

د. او۲و۳و۴

ج. او۱

ب. او۲و۳

الف. فقط ۱

۵. در یک کامپیوتر پایه با KB ۱۶ حافظه و ۷ عدد دستور حافظه ای با آدرس دهی (مستقیم یا غیر مستقیم) و ۱۸ عدد دستور ثباتی و ورودی خروجی، قالب دستور العمل حداقل چند بیتی است؟

۲۵.۵

ج. ۱۸

ب. ۱۷

الف. ۱۶

کارشناسی (ستنی- تجمیع)- جبرانی ارشد

تعداد سوالات: سنتی: ۳۰

نام: مهندسی کامپیوتر

دشته تحصیلی / گذوں: نرم افزار (ستنی - جبرانی ارشد ۱۱۱۵۰۸۲) - مهندسی کامپیوتر (تجمیع ۱۱۱۵۱۴۳) - زمان آزمون (دقیقه): سنتی: ۷۰ تشرییع: ۱۱۱۵۱۴۳ - فناوری اطلاعات (ستنی - تجمیع ۱۱۱۵۱۴۳) - علوم کامپیوتر (تجمیع ۱۱۱۵۱۴۳ - سنتی ۱۱۱۹۰۱۰) - مدیریت اجرایی ۱۱۱۵۱۹۱
استفاده از: ---
 Kend سوی سوال: یک (۱)

۷. در مورد پرچم‌های ورودی و خروجی FGI و FGO کدام گزینه غلط است؟

الف. FGI برای همزمان کردن سرعت جریان اطلاعات بین وسیله ورودی و کامپیوتر لازم است.

ب. وقتی چاپگر اطلاعاتی را چاپ می‌کند FGO را یک می‌کند.

ج. FGI=1 یعنی اطلاعات موجود در INPR معتبر است.

د. FGI=0 یعنی صفحه کلید اطلاعات جدیدی را در ثبات INPR نوشته است.

۸. ترتیب انجام عملیات زیر در سیکل وقفه کدام است؟ (ترتیب جواب‌ها از راست به چپ)

۱. انشعاب به خانه ۱ و ۱ \leftarrow PCR=0 , IEN \leftarrow ۰ .۲۳. ذخیره آدرس بازگشت در مکان ۰ $(M[0] \leftarrow PC)$

د. ۱، ۳، ۲

ج. ۳، ۱، ۲

ب. ۲، ۱، ۲

الف. ۳، ۱، ۲

۹. می‌دانیم که سیکل دستور در کامپیوتر پایه شامل ۴ فاز است، کدام فاز در برخی دستورات قابل حذف و یا ادغام در فازهای دیگر است؟

ب. دیکد کردن دستور

الف. برداشت یک دستور از حافظه

د. اجرای دستور العمل

ج. خواندن آدرس موتر

۱۰. فرض کنید فاز برداشت و دیکد دستورات زیر انجام شده است با فرض آدرس‌دهی مستقیم کدام دستور برای ادامه عملکرد خود نیازی به مراجعه مجدد به حافظه ندارد؟

د. BSA

AND

ب. ISZ

الف. BUN

۱۱. دو نوع سازمان کنترل عمده وجود دارد، کنترل سخت‌افزاری و کنترل ریز برنامه‌نویسی در این مورد کدام گزینه صحیح است؟

الف. کنترل ریز برنامه‌نویسی سرعت بالاتری را ارائه می‌دهد.

ب. در کنترل ریز برنامه‌نویسی بدون تغییر مدارات و سیم‌بندی می‌توان عملکرد CPU را تغییر داد.

ج. در کنترل سخت‌افزاری تغییر عملکرد CPU به راحتی انجام می‌شود.

د. حافظه کنترل جزء اساسی در کنترل سخت‌افزاری است.

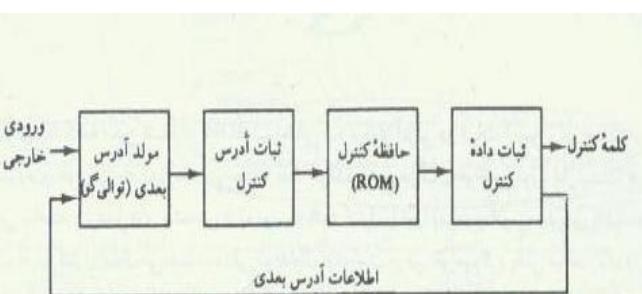
۱۲. در سازمان کنترل ریز برنامه‌نویسی شده (شکل روبرو) کدام یک از قسمت‌های زیر می‌تواند حذف شود و در چه صورت این اتفاق می‌افتد؟

الف. ثبات داده کنترل در صورت استفاده از پالس ساعت تک فاز

ب. ثبات آدرس کنترل در صورت استفاده از پالس ساعت تک فاز

ج. ثبات داده کنترل در صورت استفاده از پالس ساعت دو فاز

د. ثبات آدرس کنترل در صورت استفاده از پالس ساعت دو فاز



کارشناسی (ستمی- تجمیع)- جبرانی ارشد

تعداد سوالات: سنتی: ۳۰

دشته تحصیلی/ گذرسن: نرم افزار(ستمی - جبرانی ارشد ۱۱۱۵۰۸۲) - مهندسی کامپیوتر (تجمیع ۱۱۱۵۱۴۳) زمان آزمون (دقیقه): سنتی: ۷۰ تشرییع: ۱۱۱۵۱۴۳ فناوری اطلاعات (ستمی - تجمیع ۱۱۱۵۱۴۳) - علوم کامپیوتر (تجمیع ۱۱۱۵۱۴۳ - سنتی ۱۱۱۹۰۱۰) - مدیریت اجرایی ۱۱۱۵۱۹۱ استفاده از: ---

نام: مهندسی کامپیوتر

کد سوال: یک (۱)

۱۳. اگر در کامپیوتری قالب نگاشت دستورالعمل به صورت ۰۰۰XX0000 باشد تعداد کل دستورالعملها، حداقل حافظه کنترل و حداقل تعداد دستورات هر روال زیربرنامه به ترتیب چقدر است؟

- الف. ۱۶ و ۵۱۲ و ۴ ب. ۴ و ۶۴ و ۱۶ ج. ۴ و ۵۱۲ و ۱۶ د. ۱۶ و ۶۴ و ۴

۱۴. کامپیوترا دارای ۳۲ ثبات، یک ALU با ۱۶ عمل و یک شیفت دهنده با ۸ عمل میباشد که به یک گذرگاه مشترک وصل هستند. کلمه کنترل ریز عملها دارای چند بیت میباشد؟

- الف. ۷ بیت ب. ۱۲ بیت ج. ۱۷ بیت د. ۲۲ بیت

۱۵. در کامپیوتراهای سازمان یافته با پشته:

الف. تمام دستورات صفر آدرس‌اند.

ب. فقط دستورات POP , Push صفر آدرس‌اند.

ج. فقط دستورات محاسباتی صفر آدرس‌اند.

د. دستورات محاسباتی و دستورات POP, Push صفر آدرس‌اند.

۱۶. کدام گزینه، جزو دلایل استفاده کامپیوتراها از روش‌های آدرس‌دهی مختلف نمی‌باشد؟

الف. امکان اندیس‌دهی داده‌ها و تغییر مکان در برنامه را می‌دهند.

ب. امکان استفاده از اشاره‌گر و شمارنده در برنامه را می‌دهند.

ج. امکان استفاده از حافظه بیشتر را فراهم می‌کنند.

د. تعداد بیت‌های قالب دستورالعمل را کاهش می‌دهند.

۱۷. کدام روش آدرس‌دهی از فرمول زیر برای محاسبه آدرس موثر استفاده می‌کند؟

آدرس موثر = بخش آدرس دستور + محتوای ثبات در CPU

- الف. غیر مستقیم ب. ضمنی ج. نسبی د. غیرمستقیم ثباتی

۱۸. پس از تفriق دو عدد علامتدار A,B به صورت (A.B) بیت‌های وضعیت به صورت زیر است:

() C=1 و V=0 و Z=0 (چه نتیجه‌ای می‌توان گرفت؟

- د. یکی از دو عدد A یا B منفی‌اند A≥B A>B ب. A<B الف. الف.

۱۹. می‌دانیم که کامپیوتراهای پر دستور برای پردازش دستورات نیاز به ۶ مرحله دارند. برای ایجاد خط لوله چهار مرحله‌ای باید دو مرحله از این مراحل حذف و یا ادغام شوند. این دو مرحله کدامند؟

الف. مرحله دیکد دستور و مرحله برداشت عملوند از حافظه

ب. مرحله محاسبه آدرس موثر و مرحله ذخیره نتایج

ج. مرحله محاسبه آدرس موثر و مرحله برداشت عملوند از حافظه

د. مرحله برداشت عملوند از حافظه و مرحله ذخیره نتایج

کارشناسی (سترن-تجمیع)-جبرانی ارشد

تعداد سوالات: تست: ۳۰

نام: محمد مصطفی کامپیوتر

رشته تحصیلی / گذرسو: نرم افزار (سترن) - جبرانی ارشد (۱۱۱۵۰۸۲) - مهندسی کامپیوتر (تجمیع ۱۱۱۵۱۴۳) زمان آزمون (دقیقه): تست: ۷۰ تشرییع: ۱۱۱۵۱۴۳ فناوری اطلاعات (سترن) - تجمیع ۱۱۱۵۱۴۳ - علوم کامپیوتر (تجمیع ۱۱۱۵۱۴۳ - سنی ۱۱۱۹۰۱) - مدیریت اجرایی ۱۱۱۵۱۹۱ استفاده از: --- گذ سوی سوال: یک (۱)

۲۰. در سیستم‌های خط لوله‌ای و پردازش برداری در حافظه‌های ماژولی (برگی شده) زمان موثر سیکل حافظه چقدر کاهش می‌یابد؟

الف. متناسب با تعداد قطعات خط لوله

ب. متناسب با تعداد قطعات خط لوله و تعداد ماژول‌ها

ج. متناسب با تعداد ماژول‌های حافظه

د. متناسب با تعداد گذرگاه‌های مشترک

۲۱. کدام یک از موارد زیر جزو بخش‌های مختلف الگوریتم تقسیم ممیز شناور نمی‌باشد؟

الف. چک کردن برای وجود صفر

ب. هم ردیف کردن مقسوم

ج. مقداردهی اولیه به ثبات‌ها

د. نرمالیزه کردن حاصل روش اصلاح فروریز در عمل تفریق ممیز شناور چگونه است؟

الف. شیفت مانتیس به چپ و افزایش نما

ب. شیفت مانتیس به راست و افزایش نما

ج. شیفت مانتیس به چپ و کاهش نما

۲۲. در ضرب دو عدد (10010×11001) با استفاده از روش ضرب بوت، پس از سه مرحله مقدار موجود در (AC.QR) چقدر است؟

فرض کنید $n=5$ باشد، و مضروب (11001) در BR و مضروب (10010) در QR قراردارد.

الف. 0000111010 ب. 011001010 ج. 11001010 د. 0001110100

۲۳. کدام یک از مزایای استفاده از نمایهای بایاس شده در عملیات ممیز شناور نمی‌باشد؟

الف. جلوگیری از ایجاد فروریز یا سرریز در محاسبه نمایهای

ب. امکان استفاده از مقایسه‌گر بجای تفریق‌کننده در محاسبه نمایهای

ج. مقایسه نمایهای بدون توجه به علامت آنها امکان‌پذیر است.

د. روش نمایش عدد صفر را اصلاح می‌کند.

۲۴. روی یک خط 1800.Baud با هریک از روش‌های زیر به ترتیب چند کاراکتر در هر ثانیه ارسال می‌شود؟ (کد کاراکترها را هشت بیتی فرض کنید).

روش اول: ارسال سری همگام (همزمان)

روش دوم: ارسال سری غیر همگام (با دو بیت توقف)

روش سوم: ارسال سری غیر همگام (با یک بیت توقف)

الف. ۲۲۵ و ۱۶۴ و ۱۸۰

ب. ۲۰۰ و ۱۵۰ و ۱۶۴

د. ۲۰۰ و ۲۰۰ و ۱۸۰

ج. ۲۰۰ و ۲۲۵ و ۱۸۰

تعداد سوالات: تست: ۳۰

دشته تحصیلی / گذرسن: نرم افزار (ستنی - جبرانی ارشد ۱۱۱۵۰۸۲) - مهندسی کامپیوتر (تجمیع ۱۱۱۵۱۴۳) زمان آزمون (دقیقه): تست: ۷۰ تشرییع: ۱۱۱۵۱۴۳ فناوری اطلاعات (ستنی - تجمیع ۱۱۱۵۱۴۳) - علوم کامپیوتر (تجمیع ۱۱۱۵۱۴۳ - سنتی ۱۱۱۹۰۱۰) - مدیریت اجرایی ۱۱۱۵۱۹۱ استفاده از: --

نام: مهندسی کامپیوتر

کد سوال: یک (۱)
جواب: --

۲۶. هنگام ارتباط با وسایل ورودی خروجی، مزیت اصلی استفاده از انتقال داده به کمک وقفه در برابر انتقال تحت کنترل برنامه بدون استفاده از وقفه چیست؟

الف. امکان سرویس دهی به تعداد بیشتری وسیله I/O

ب. به سخت افزار ساده‌تری نیاز دارد

ج. امکان ارتباط مستقیم وسیله I/O با حافظه بدون گرفتن وقت CPU

د. امکان استفاده بیشتر از توانایی‌های CPU

۲۷. در روش دستیابی مستقیم به حافظه (DMA) در حین انتقال اطلاعات از CPU به حافظه، در چه وضعیتی قرار دارد؟

الف. به کار عادی خود ادامه می‌دهد.

ب. آدرس‌های مورد نیاز را فراهم می‌کند و بر عملیات نظارت دارد.

ج. بیکار است و هیچ کنترلی بر گذرگاهها ندارد.

د. به وقفه مربوط به وسیله I/O رسیدگی می‌کند.

۲۸. کدام گزینه در مورد "فضای آدرس" و "فضای حافظه" در بحث حافظه‌های مجازی درست است؟

الف. "فضای آدرس" مجموعه آدرس‌های تولید شده توسط برنامه می‌باشد.

ب. "فضای آدرس" به مجموعه آدرس‌های حافظه اصلی می‌کویند.

ج. "فضای حافظه" به مجموعه آدرس‌های حافظه کمکی اشاره می‌کند.

د. "فضای حافظه" ممکن است بزرگتر از "فضای آدرس" باشد.

۲۹. سیاست LRU در جایگزینی صفحات در حافظه مجازی کدام صفحه را برای حذف از حافظه اصلی انتخاب می‌کند؟

الف. قدیمی‌ترین صفحه بار شده در حافظه

ب. صفحه‌ای که کمترین ارجاع CPU به آن انجام شده است.

ج. قدیمی‌ترین صفحه مورد استفاده توسط CPU

د. صفحه‌ای که شماره آن در بالای پشتی مربوط به شماره صفحات قرار دارد.

۳۰. یک سیستم دیسک مغناطیسی دارای پارامترهای زیر است:

T_s : زمان متوسط لازم برای قرار گرفتن هد مغناطیسی روی یک شیار

R : سرعت چرخش دیسک بر حسب دور بر ثانیه

N_t : تعداد بیت‌ها در شیار

N_s : تعداد بیت‌ها در قطاع

زمان متوسط T_a که برای خواندن یک قطاع لازم است چقدر می‌باشد؟

$$T_a = T_s + \frac{1}{2R} + \frac{N_s}{N_t} \times \frac{1}{R}$$

ب.

$$T_a = T_s + \frac{N_s}{N_t} \times \frac{1}{2R}$$

د.

$$T_a = T_s + \frac{1}{2R} + \frac{N_s}{N_t}$$

الف.

$$T_a = T_s + \frac{N_s}{N_t} \times \frac{1}{R}$$

ج.

کارشناسی (ستمی- تجمیع)- جبرانی ارشد

تعداد سوالات: تستی: ۳۰

نام _____، معماری کامپیوتر

رشته تحصیلی / گذوں: نرم افزار (ستمی - جبرانی ارشد ۱۱۱۵۰۸۲) - مهندسی کامپیوتر (تجمیع ۱۱۱۵۱۴۳) زمان آزمون (دقیقه): تستی: ۷۰

فناوری اطلاعات (ستمی - تجمیع ۱۱۱۵۱۴۳) - علوم کامپیوتر (تجمیع ۱۱۱۵۱۴۳ - سنتی ۱۱۱۹۰۱۰) - مدیریت اجرایی ۱۱۱۵۱۹۱

استفاده از: ---
مجاز است.

گذ سوی سوال: یک (۱)

سوالات تشریحی

هر سوال ۱ نمره دارد.

۱. با توجه به جدول شماره یک مدار گیتی لازم برای ورودی‌های LD, INC, CLR از ثبات PC را بدست آورید.

۲. برنامه لازم برای انجام عمل محاسباتی $X = A + B * (C + D)$ را در حالت زیر بنویسید، فرض کنید X,D,C,B,A خانه‌های حافظه هستند.

ب. با دستورات صفر آدرس (با کمک پشتہ)
الف. با دستورات یک آدرس

۳. بلاک دیاگرام مربوط به جمع BCD (دهدهی) را به سه روش «جمع موازی»، «جمع رقم سری - بیت موازی» و «جمع تمام سری» برای دو عدد BCD سه رقمی رسم نمایید.

۴. الف. پردازنده ورودی و خروجی (IOP) را توضیح داده و تفاوت‌های آن را با روش دستیابی مستقیم به حافظه DMA (Bیان نمایید).

ب. بلاک دیاگرام نحوه ارتباط IOP با CPU و حافظه و وسایل جانبی را رسم نمایید.

۵. فرض کنید می‌خواهیم در کامپیوتری از دو حافظه RAM (۲۵۶×۸) و یک حافظه ROM (۱۲۸×۸) استفاده کنیم، همچنین فرض نمایید که هر تراشه RAM دارای چهار سیگنال انتخاب CS2, CSI, WR, RD می‌باشد. با رسم یک شکل نحوه اتصال خطوط آدرس و داده و کنترل (WR, RD) از CPU به این حافظه‌ها را رسم نمایید.

۶. روش نکاشت مستقیم را در حافظه کش (نهان) با ذکر مثال توضیح دهید.

کارشناسی (سترن- تجمیع)- جبرانی ارشد

تعداد سوالات: سنتی: ۳۰

دشته تحصیلی / گذرس: نرم افزار (سترن) - جبرانی ارشد ۱۱۱۵۰۸۲ - مهندسی کامپیوتر (تجمیع ۱۱۱۵۱۴۳)

فناوری اطلاعات (سترن) - تجمیع ۱۱۱۵۱۴۳ - علوم کامپیوتر (تجمیع ۱۱۱۵۱۴۳ - سنتی ۱۱۱۹۰۱۰) - مدیریت اجرایی ۱۱۱۵۱۹۱

مجاز است.

استفاده از:

نام: مهندسی معماری کامپیوتر

کد سوال: یک (۱)

جدول یک: توابع کنترل و اعمال جزئی کامپیوتر پایه

برداشت

 $R'T_0: AR \leftarrow PC$
 $R'T_1: IR \leftarrow M[AR], PC \leftarrow PC + 1$

دیکد

 $R'T_2: D_0, \dots, D_7 \leftarrow \text{Decode } IR(12-14),$
 $AR \leftarrow IR(0-11), I \leftarrow IR(15)$

غیر مستقیم

 $D;IT_3: AR \leftarrow M[AR]$

و فقه

 $T_0T_1T_2(IEN)(FGI + FGO):$
 $RT_0: AR \leftarrow 0, TR \leftarrow PC$
 $RT_1: M[AR] \leftarrow TR, PC \leftarrow 0$
 $RT_2: PC \leftarrow PC + 1, IEN \leftarrow 0, R \leftarrow 0, SC \leftarrow 0$

حافظه ای

AND

 $D_0T_4: DR \leftarrow M[AR]$
 $D_0T_5: AC \leftarrow AC \wedge DR, SC \leftarrow 0$

ADD

 $D_1T_4: DR \leftarrow M[AR]$
 $D_1T_5: AC \leftarrow AC + DR, E \leftarrow C_{\text{out}}, SC \leftarrow 0$

LDA

 $D_2T_4: DR \leftarrow M[AR]$

STA

 $D_2T_5: AC \leftarrow DR, SC \leftarrow 0$

BUN

 $D_3T_4: M[AR] \leftarrow AC, SC \leftarrow 0$

BSA

 $D_3T_5: PC \leftarrow AR, SC \leftarrow 0$

ISZ

 $D_4T_4: M[AR] \leftarrow PC, AR \leftarrow AR + 1$ $D_4T_5: PC \leftarrow AR, SC \leftarrow 0$ $D_5T_4: DR \leftarrow M[AR]$ $D_5T_5: DR \leftarrow DR + 1$ $D_6T_4: DR \leftarrow M[AR], \text{ if } (DR = 0) \text{ then } (PC \leftarrow PC - 1), SC \leftarrow 0$

ثباتی:

 $D_6T_5: M[AR] \leftarrow DR$ $D_7T_4: r: SC \leftarrow 0$

CLA

 $rB_{11}: AC \leftarrow 0$

CLE

 $rB_{10}: E \leftarrow 0$

CMA

 $rB_9: AC \leftarrow \overline{AC}$

CME

 $rB_8: E \leftarrow \overline{E}$

CIR

 $rB_7: AC \leftarrow \text{shr } AC, AC(15) \leftarrow E, E \leftarrow AC(0)$

CIL

 $rB_6: AC \leftarrow \text{shl } AC, AC(0) \leftarrow E, E \leftarrow AC(15)$

INC

 $rB_5: AC \leftarrow AC + 1$

SPA

 $rB_4: \text{If } (AC(15) = 0) \text{ then } (PC \leftarrow PC + 1)$

SNA

 $rB_3: \text{If } (AC(15) = 1) \text{ then } (PC \leftarrow PC + 1)$

SZA

 $rB_2: \text{If } (AC = 0) \text{ then } PC \leftarrow PC + 1$

SZE

 $rB_1: \text{If } (E = 0) \text{ then } (PC \leftarrow PC + 1)$

HLT

 $rB_0: S \leftarrow 0$

ورودی - خروجی:

 $D_7IT_3 = p: \text{ مشترک در همه دستورالعمل های ورودی خروجی)$ $IR(i) = B_i, (i = 6, 7, 8, 9, 10, 11)$ $p: SC \leftarrow 0$

INP

 $pB_{11}: AC(0-7) \leftarrow INPR, FGI \leftarrow 0$

OUT

 $pB_{10}: OUTR \leftarrow AC(0-7), FGO \leftarrow 0$

SKI

 $pB_9: \text{If } (FGI = 1) \text{ then } (PC \leftarrow PC + 1)$

SKO

 $pB_8: \text{If } (FGO = 1) \text{ then } (PC \leftarrow PC + 1)$

ION

 $pB_7: IEN \leftarrow 1$

IOF

 $pB_6: IEN \leftarrow 0$



صفحته

نام و نام خانوادگی و مسند

کد پرسن

۱۱۱۵۹۱ - ۱۱۱۶۰۴ - ۱۱۱۶۰۳

رشته تحصیلی - گواش: فرازهای صنعتی ایران - کلت اتوماتیک و کنترلرها و کارکردهای صنعتی و سیستم های کنترل دیجیتال

مقطع: سال تحصیلی: ۸۹-۹۰. قیمسان: لوله‌لورم تبلیغاتی. تاریخ آزمون: ۱۴۰۰-۰۷-۰۷. نفره

هر بول ۱۰۰ را دارد.

الف	۱
ج	۲
د	۳
ب	۴
د	۵
ج	۶
د	۷
ج	۸
ج	۹
الف	۱۰
ب	۱۱
ب	۱۲
د	۱۳
د	۱۴
د	۱۵
ج	۱۶
ج	۱۷
الف	۱۸
ب	۱۹
ج	۲۰
د	۲۱
ج	۲۲
ب	۲۳
الف	۲۴
الف	۲۵
د	۲۶
ج	۲۷
الف	۲۸
ب	۲۹
ب	۳۰

۱- خود را بخواهیم

۲- خود را بخواهیم

۳- خود را بخواهیم

۴- خود را بخواهیم

۵- خود را بخواهیم

۶- خود را بخواهیم